`This Page Is Inserted by IFW Operations and is not a part of the Official Record

BEST AVAILABLE IMAGES

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images may include (but are not limited to):

- BLACK BORDERS
- TEXT CUT OFF AT TOP, BOTTOM OR SIDES
- FADED TEXT
- ILLEGIBLE TEXT
- SKEWED/SLANTED IMAGES
- COLORED PHOTOS
- BLACK OR VERY BLACK AND WHITE DARK PHOTOS
- GRAY SCALE DOCUMENTS

IMAGES ARE BEST AVAILABLE COPY.

As rescanning documents will not correct images, please do not report the images to the Image Problem Mailbox.

PATENT ABSTRACTS OF JAPAN

(11)Publication number:

08-305681

(43)Date of publication of application: 22.11.1996

(51)Int.CI. G08F 15/78 H03H 11/04 H03H 19/00

(71)Applicant : SHARP CORP

(22)Date of filing: 09.05.1995 (72)Inventor: NAKAI TOSHIBUMI

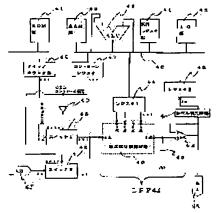
(54) MICROCOMPUTER

(21)Application number: 07-110519

(57)Abstract:

PURPOSE: To arbitrarily and variably set the filter characteristic without increasing the cost by providing an RC active filter part including a variable resistance circuit, a capacitor, and an operational amplifier, a register, a means which variably sets contents of the register, and a control means which sets the resistance value of the variable resistance circuit based on contents of the register.

CONSTITUTION: A control signal CTL from a control register 47 is applied to not only a second switch 49 but also a first switch 48 (turned on for '1' of the control signal and turned off for '0' of the control signal) through an inverter 4D to switch the input to a resistance component control circuit 4G in the succeeding stage. The decision level in a level decision circuit 4H is determined by adjustment of an input inverted voltage. In the case of input higher than this decision level, the level decision circuit 4H outputs output '1'; but in the case of input equal to or lower than the decision level, the level decision circuit 4H outputs output '0'. This output is inputted to and stored in a second register 4B.



お+取む+詰水の徳田)

(19)[発行国]日本国特許庁(JP) (12)[公報種別]公開特許公報(A) (11)[公開卷号]特開平8-305681 (43)[公別日]平成8年(1996)11月22日 (54)[銀切名称]マイクロコンピュータ (51)[国際特許分類第6版]

15/78 11/04 19/00 909 H03H Ξ

8731-5J 8842-5J 510 G 508F

= ~)

LPF41

盘 理士】 名又は名称]梅田

[構成] その内容がプログラムで任意設定可能な第1レジスタ4Aと、数レジスタの内容に応じて、その抵抗値が設定される抵抗成分制即回路4Gとを設ける。ローバスフィルタ4Iは、上記抵抗成分制御回路4Gとキャバンタ4Fと演算増幅器4Eとにより構成される。 (57)【要約】 【目的】アナログフィルタを内蔵するマイクロコンピュータに於いて、任意にフィルタ特性を可変できる構成を提供するこ

【特許請求の範囲】 【請求項1】 BC能

「講求項」「XC能動フィルタを内蔵するマイクロコンピュータに於いて、可変抵抗回路と、キャパシタと、済算増幅器とを含むRC能動フィルタ部と、レジスタと、散レジスタの内容を可変投定する手段と、上記レジスタの内容に基づいて、上記では動力がよっている。 自変抵抗回路の抵抗値を投定する制御手段を整けて成ることを特徴とするマイクロコンピュータ。 は解す項3 スイッチャキャパシタ・フィルタを担ばするマイクロコンピュータ。 「構筑項3 スイッチ・キャパシタ・フィルタを内蔵するマイクロコンピュータに於いて、スイッチング手段と、キャパシタン、スタの内容に基づいて、上記スイッチ・キャパションプルの割し、レジスタに、取じジスタの内容を担けて成ることを特徴とするマイクロコンピュータ。 「利策項割」上記レジスタ内容可変設定手段が、上記RC能動フィルク部以はスイッチ・キャパンタ・フィルタ部に、遮断 国家教を超える同波数の信号と、選断関波数未満の周波数の信号を選択的に入がする手段と、上記の部の フはスイッチ・キャパションパルを割の出り、大型を開発して、統判定手段の出加に基づいて上記レジスタの内容に、近断容数を超える同波数の信号と、選手の出り、上記を記している。 を設定を行うレジスタ制御手段とから成ることを特徴とする、請求項1又は21に記載のマイクロコンピュータ。

詳細な説明

【発明の詳細な説明】 [企業上の利用分野】本発明は、アナログフィルタ、特に、RC能動フィルタ又はスイッチト・キャパンタ・フィルタを内蔵するマイクコンピュータに関するものである。 マイクコンピュータに関するものである。 [0002] [位後の文析】通常、集積回路に内蔵するアナログフィルタとしては、抵抗とキャパシタを用いたRC能動フィルタ、又は、 RC能動フィルタの抵抗成分をクロック間波製に置き換えたスイッチト・キャパシタ・フィルタが一般的であり、RC能動フィ ルタの場合、こかは有度は、抵抗とキャパシタの積度に放存し、また。スイッチト・キャパシタ・フィルタが一般的であり、RC能動フィ ルタの場合、フィルタ精度は、抵抗とキャパシタの積度に放存し、また。スイッチト・キャパシタ・フィルタの場合は、その精度はキャパシタの相接に依存していた。このため、マイクロコンピュータに上記フィルタを内蔵させた場合に、所望のフィ 度はキャパシタの相接に依存していた。このため、マイクロコンピュータに上記フィルタを内蔵させた場合に、所望のフィ という問題点があった。 という問題点があった。 という問題点があった。 [00003]がかる問題点を解決すべく、図2に示すように、例えばRC能動フィルタの場合、抵抗部分Rを複数の並列接接 抵抗。…・7.で構成し、キャパシタの容量に成じて、使用する提抗を選択するようにしたものが、特開平1-282913に

於いて提案されている。 [0004]図3は、その概要図である。抵抗RとキャパシタCと演算増幅器OPとにより、一次のローパスフィルタが構成さ

れている。 [0005]図3の概要図に示すように、ローバスフィルダLPFのキャパシタCの静電容量値をインピーダンスメータZMT设 測し、この英刻値から、コンピュータCPUにより抵抗の理論値を算出して、このデータを自動トリミング装置ATに送る。そ で、自動トリミング装置は、抵抗Rの値が上記理論値になるように、レーザ等で図2のXの箇所を選択的に切断してトリミングする。これにより、所望のフィルタ特性を得ることができる。 [0006]

、発明が解決しようとする課題)しかしながら、上記従来技術に於いては、一度設定したフィルタ特性は固定であり、その後、任意に変更するということはできなかった。また、インピーダンスメータ、自動ドリミング装置等を用いた特別なプロセスが必要となるため、マイクロコンピュータのコストアップも招来していた。 7が必要となるため、マイクロコンピュータのコストアップも招来していた。 [0007]本発明は上記従来の問題点を解決すべくなされたものであり、任意にフィルタ特性を可変できると共に、従来のようなインピーダンスメータ、自動ドリミング装置等の特別な装置も全く必要としない構成を提供するものである。

「関連を 関連を 関連を で、可変形が同路と、キャパシタと、演算増幅器と含むたの能動フィルタ的と、レジスタと、核レジスタの内容を可変的で する年度と、上記レジスタの内容に基づいて、上記可変抵抗回路の抵抗値を設定する制御手段とを設けて成ることを特 強とするものである。 (2009) また、本発明のマイクロコンピュータは、スイッチト・キャパシタ・フィルタを内蔵するマイクロコンピュータに於い て、スイッチンク年度と、キャパシタと、演算増幅器と含むスイッチト・キャパシタ・フィルタを内蔵するマイクロコンピュータに於い での内容を可変数定する手段と、まレンジスの内容に基づいて、上記スイッチンク手段のオン・オフ周期を設定する制御 年段とを設けて成ることを特徴とするものである。 (2001) さらに、上記レジスタ内容可変数を再放が、上記RC能動フィルタ部又はスイッチン・キャパシタ・フィルタ部に、 企断周波教を超える周波数の信号と、遮断周波数未薬の周波数の信号を選択的に入力する手段と、エ記Rのアルルタ部に、 から形文はスイッチト・キャパシタ・フィルタ部の出力レベルを判定する手段と、核中に基づいて上記レジス かの内容設定を行うレジスタ制御手段とから構成されることを特徴とするものである。

4 作用」本発明によれば、上記レジスタ内容の可変設定により、任意に所望のフィルタ特性を得ることができる。 また、 2レジスタ内容の書き換えにより、任意にフィルタ特性を変更することができるものである。

(0012) (東施例)以7 (0013)図1

(2013)回1は本発明の正義づいて、本発明を詳細に説明する。
(2013)回1は本発明の一実施例のプロック構成図である。本実施例は、一次のローバスフィルタ4を内蔵するマイクロ (2013)回1は本発明の一実施例のプロック構成図である。
(2014)回1だいて本報明を実施したものである。
(2014)回1だいて41はプログラム等を設定するROM断、42はデータを記憶するRAM制、43は其類を実行するALU、44は式用レジス分を目標又又外、46は第2スペッチ、46は第1レジスタ、46はボバスライン、401はインルレジスタ、48は第1スペッチ、49は第2スペッチ、44は第1レジスタ、48は第1スペッチ、49は第2スペッチ、44は数1レジスタ、48は第2によったのといるである。
(2014)回1に、ARM制をは41はオャバシタ、46は技術は分割的回路、44は上の出の出力のレベル判定回路である。
上記ROM影は1、RAM制な2、ANU43、説用レジスタ404、入出が1945との出力のレベル判定回路である。
47、第1レジスタ4A及び第2レジスタ4Bは、すべてバスライン40上に接続され、プログラムによって管理もしくは、制御47、第1レジスタ4A及び第2レジスタ4Bは、すべてバスライン40上に接続され、プログラムによって管理もしくは、制御42、第1レジスタ4A及び第2レジスタ4Bは、すべてバスライン40上に接続され、プログラムによって管理もしくは、制御

なる程、遮断周波数には低くなっ A変換器51 スク5ッナが、

http://www.ipdljpo-miti.go.jp/Tokujitu/tjitement.ipdl

53と、それぞれ、各抵抗にシリーズに接続され、上記第1レジスタ4Aよりの出力によってオン・オン耐御されるPチャネルMOSFETP, P₂、P₃及びP₄から成るスイッチ部分5Aとから構成される。抵抗・1, ... r₄の抵抗値を適当な値に設定することにより、第1レジスタ4Aの内容が「<u>0000」「0001」</u>-...—「1110」—「1111」と題次増大するのに従って、その [0020]図2はスイッチト・キャパンタ。フィルタの場合の構成例であり、上記第1レジスタ4Aの出力に応じて、その分周上が決定される分周器55と、数分周器55の出力によってイン・オフ制御されるスイッチ用PチャネルMOSトランジスタ5のとから構成される。第1レジスタ4Aの出力と、分周器55の出力信号の周期1との関係は、例えば、以下の表1のようになっている。 から成るスイッチ部分58とから成る構成とすることもできる。この場合、例えば、抵抗・, ・, ・,の抵抗値を・, = R、・, = 2 ,0018]図51こ示すものも、RC能動フィルタの場合の例であり、並列接続された抵抗で、rg、rg及びrgから成る抵抗部分 から成る抵抗部分57と、それぞれ、各抵抗に並列接続されたスイッチ用PチャネルMOSトランジスタP₁,P₂,P₃及びP₁ 合成抵抗値も順次増大する構成とすることができる。 【8019】図5は抵抗の並列接続回路を用いて構成しているが、図6に示すように、直列接続された抵抗パーヤ。5及び4 R、rg=4R、rg=8Rとすれば、第1レジスタ4Aの内容変化に対して、抵抗値も線型変化させることができる。

の代力密制 8 9/ Š E 曲 æ * アノレジスタチムセカ 0 0 0 0 0 0 0 0 0 0

[0022]なお、上記各PチャネルMOSトランジスタに代えて、若干の構成変更が必要ではあるが、NチャネルMOSトランンスタ、或いは、CMOSトランスファーゲートを用いる構成も可能であることは含うまでもない。 [0023]図B及近図9は、本実施例のマイクロコンピュータに於いて、フィルタ特性調整時に実行されるプログラムのフロ

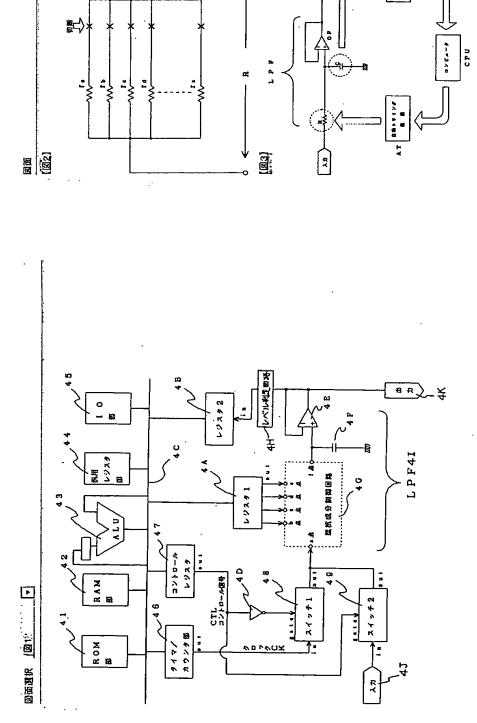
[0024]〇ズデップ8、1LPF41の入力端子(a点)をクロックCK倒へ切り替えるために、コントロール信号CTLを'0'に、また、内部のフラグAを'0'に設定する。フラグAは、本英節例に於いて実行される2つの処理(クロックCKの周波教を、遮断周波教を超える周波数に設定して行う処理と、クロックCKの周波教を遮断周波教未満の周波教に設定して行う処理)の内、遮断周波教未満側の処理が終了したことを示すフラグである。遮断周波教未満側の処理が終了したことを示すフラグである。 連節間波教未満側の処理が終了したらとを示すフラグである。 連節間波教未満側の処理が終了した時にだいて、このフラグAの状態を削削し、建模が1、であれば、処理を終了する。 一方、遮断周波教未満側の処理が終了した時点で、フラグAが、まだ、0'であれば、遮断周波教を超える側の処理の契行に起む。

.0026]〇ステップ8. 3タイマノカウンタ部46に、上記遮断周波数f。より低い周波数のクロックCKの条件を設定する。

[0027]〇ステップ8、4タイマノカウンタ問46から条件通りのクロックCKを発生させる。 抜クロックCKは第1スイッテ48を介してLPF41の抵抗成分制御回路4Gに印加される。 LPF41の出力は、レベル判定回路4Hで判定され、その結果(1781年の12年度と)シスタ4Bに入力、記憶される。 [0028]〇ステップ8、5第2レジスタ4Bに入力、記憶される。 [0028]〇ステップ8、5第2レジスタ4Bの内容が1、であるか、0、であるかを判断する。 4に戻る。 4に戻る。 4に戻る。 1第2レジスタ4Bの内容が1、であれば、第1レジスタ4Aの値を1、減少させて、上記ステップ 8.4に戻る。 1第2レジスタ4Bの内容が1、であれば、9プタAが1、であるかを判断する。 [0031]〇ステップ8、7第2レジスタ4Bの内容が1、であれば、フテクAが1、であるかでであるかを判断する。 [0031]〇ステップ8、7第2レジスタ4Bの内容が1、であれば、コントロール信号CTLを1に設定して、LPF44の入力端子(a点)を通常入力も側に切り替えて処理を終了する。 [0031]〇ステップ8、9フラグAが1、であれば、タイマノカウンタ問46に、上記返断周波数1。を超える周波数のクロッ

00333〇ステップ8、10タイマノカウンタ都46から条件通りのクロックCKを発生させる。数クロックCKは、第1スイッチ48を介してLF41の抵抗な分割適回路4Gに即立される。LPF41の出力は、レベル判定回路4Hで判定され、その結果('1'又は'0)は群立レジスタ4日に入力、指包まれる。 第('1'又は'0)は群立レジスタ4日に入力、指包まれる。 00341〇ステップ8、11第2レジスタ4日の内容が'1'であるか'0'であるかを判断する。 (00351〇ステップ8、12第2レジスタ4日の内容が'1'であれば、第1レジスタ4Aの値を'1'増加させて、上記ステップ クCKの条件を設定する。 [0033]Oステップ8.11

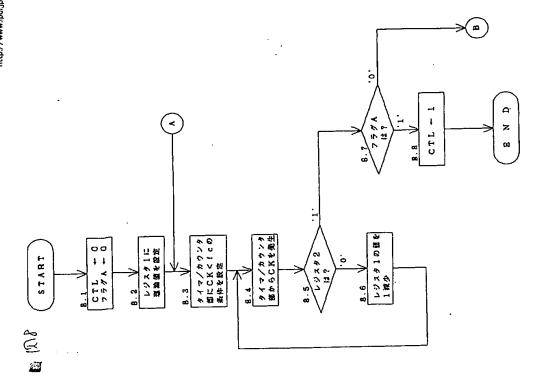
【発明の効果】以上詳細に説明したように、本発明によれば、コストアップを招来すること無く、フィルタ特性を任意に可変設定することができる、極めて有用なマイクロコンピュータを提供することができるものである。)、10に戻る。 0036]Oステップ8. 13第2レジスタ4Bの内容が「0'であれば、フラグAを'1'に設定して、上記ステップ8. 3に戻る。 0037]

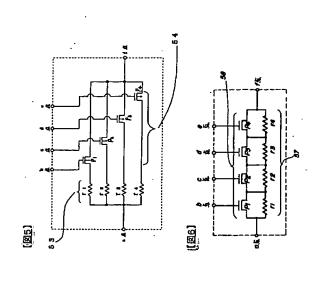


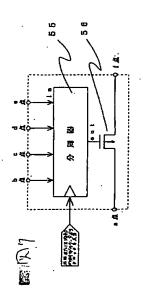
D/A聚集器

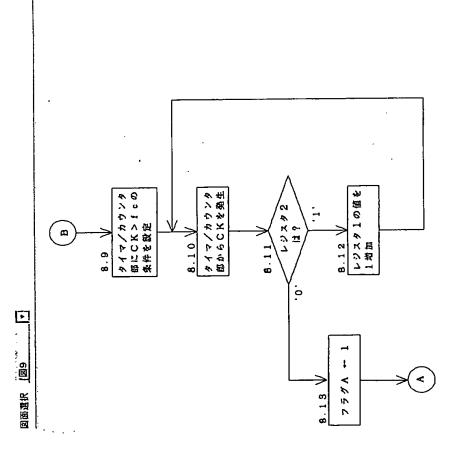
[國1]

ت ن









AN/10/96 16-4

٠ ۶